**Поиск разреза графа, используемый в решении некоторых задач логического проектирования**

**Поттосин Ю. В.1**

**Поттосина С. А.**

1 Белорусский государственный университет информатики и радиоэлектроники

**Аннотация.** Рассматриваются две задачи логического проектирования дискретных устройств: декомпозиция булевых функций и кодирование состояний конечного автомата. Предлагается общий подход к решению этих задач, который связан с поиском максимального разреза в графе со взвешенными ребрами.

**Ключевые слова:** Логическое проектирование, декомпозиция булевых функций, кодирование состояний конечного автомата, разрез графа.

**Интернет-ссылка на статью**

 <http://vestifm.belnauka.by/jour/article/view/204>